

# НАЦІОНАЛЬНИЙ УНІВЕРСИТЕТ ВОДНОГО ГОСПОДАРСТВА ТА ПРИРОДОКОРИСТУВАННЯ

Навчально-науковий інститут автоматики, кібернетики та обчислювальної техніки

04-03-128S

## СИЛАБУС

*навчальної дисципліни*

## SYLLABUS

<b>Мікропроцесорна техніка в системах обліку енергії та релейному захисті</b>		<b>Microprocessor technology in energy accounting and relay protection systems</b>
Шифр за ОП	OK33	Code in Degree Programme
Освітній рівень: бакалаврський (перший)		Level of Education: Bachelor's (first)
Галузь знань <b>Електрична інженерія</b>	14	Field of Knowledge <b>Electrical engineering</b>
Спеціальність <b>Електроенергетика, електротехніка та електромеханіка</b>	141	Field of Study Electrical energetics, electrical engineering and electromechanics
Освітня програма: <b>Електроенергетика, електротехніка та електромеханіка</b>		Degree Programme: Electrical energetics, electrical engineering and electromechanics

РІВНЕ – 2023

Силабус навчальної дисципліни «Мікропроцесорна техніка в системах обліку енергії та релейному захисті» для здобувачів вищої освіти ступеня «бакалавр», які навчаються за освітньо-професійною програмою «Електроенергетика, електротехніка та електромеханіка»

спеціальності 141 «Електроенергетика, електротехніка та електромеханіка». Рівне. НУВГП. 2023. 13 стор.

ОП на сайті університету: <http://ep3.nuwm.edu.ua/20906/>

Розробники силабусу:

Василець Святослав Володимирович, д.т.н., проф., проф. кафедри автоматизації, електротехнічних та комп'ютерно-інтегрованих технологій

Василець Катерина Сергіївна, старший викладач кафедри автоматизації, електротехнічних та комп'ютерно-інтегрованих технологій

Силабус схвалений на засіданні кафедри  
Протокол № 13 від "23" березня 2023 року

Завідувач кафедри: Древецький В.В., д.т.н., проф.

Керівник (гарант) ОП: Василець С.В., д.т.н., проф., проф. кафедри автоматизації, електротехнічних та комп'ютерно-інтегрованих технологій

Схвалено науково-методичною радою з якості ННІ АКOT  
Протокол № 5 від "28" березня 2023 року

Голова науково-методичної ради з якості ННІ: Мартинюк П.М., д.т.н., проф.

Попередня версія силабусу 04-03-34S

© НУВГП, 2023

<b>ПРОГРАМА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ</b>	
Мікропроцесорна техніка в системах обліку енергії та релейному захисті	
<b>ЗАГАЛЬНА ІНФОРМАЦІЯ</b>	
Ступінь вищої освіти	<i>бакалавр</i>
Освітня програма	<i>Електроенергетика, електротехніка та електромеханіка</i>
Спеціальність	<i>141 «Електроенергетика, електротехніка та електромеханіка»</i>
Рік навчання, семестр	<i>4 рік навчання, 7 семестр</i>
Кількість кредитів	<i>5</i>
Лекції:	<i>26 год. – денна форма, 2 год. – заочна форма</i>

Лабораторні заняття:	34 год. – денна форма, 12 год. – заочна форма
Самостійна робота:	90 год. – денна форма, 136 год. – заочна форма
Курсовий проект:	так
Форма навчання	денна/заочна
Форма підсумкового контролю	екзамен
Мова викладання	державна

### ІНФОРМАЦІЯ ПРО РОЗРОБНИКІВ

Лектор	<b>Василець Святослав Володимирович</b> , доктор технічних наук, професор, професор кафедри автоматизації, електро-ротехнічних та комп'ютерно- інтегрованих технологій
--------	--



Вікіситет	<a href="https://cutt.ly/n4AkFfg">https://cutt.ly/n4AkFfg</a>
ORCID	<a href="https://orcid.org/0000-0003-1299-8026">https://orcid.org/0000-0003-1299-8026</a>
Як комунікувати	<a href="mailto:s.vasylets@nuwm.edu.ua">s.vasylets@nuwm.edu.ua</a>

Асистент лектора	<b>Василець Катерина Сергіївна</b> , старший викладач кафедри автоматизації, електротехнічних та комп'ютерно-інтегрованих технологій
------------------	---



Вікіситет	<a href="https://cutt.ly/F4Ak6nK">https://cutt.ly/F4Ak6nK</a>
ORCID	<a href="https://orcid.org/0000-0002-7590-0754">https://orcid.org/0000-0002-7590-0754</a>
Канали комунікації	<a href="mailto:k.s.vasylets@nuwm.edu.ua">k.s.vasylets@nuwm.edu.ua</a>

### ІНФОРМАЦІЯ ПРО ОСВІТНІЙ КОМПОНЕНТ

#### Мета та завдання

Метою освітньої компоненти є формування у студентів навичок та вмінь застосування засобів мікропроцесорної техніки в системах обліку електроенергії та релейному захисті енергосистем.

Завдання:

- набути базових знань щодо систем числення і принципів кодування інформації;

- вивчити структури мікропроцесорної системи, мікропроцесора та мікроконтролера;
- володіти прийомами програмування мікроконтролерів;
- знати принципи функціонування вимірювальних органів цифрового релейного захисту.

**Посилання на розміщення освітнього компонента на навчальній платформі Moodle, на платформі освітніх програм та їхніх освітніх компонентів**

<https://exam.nuwm.edu.ua/course/view.php?id=244>  
<https://cutt.ly/74AvaNQ>

**Передумови вивчення\***

**(місце освітнього компоненту в структурно-логічній схемі)**

Передумови вивчення забезпечують такі навчальні дисципліни: Основи релейного захисту та автоматизація електричних систем; Перехідні процеси в електроенергетиці; Мікропроцесорні системи та програмування мікропроцесорних засобів; Електричні системи та мережі.

**Компетентності**

K02. Здатність застосовувати знання у практичних ситуаціях.  
 K05. Здатність до пошуку, оброблення та аналізу інформації з різних джерел.  
 K21. Здатність оперативно вживати ефективні заходи в умовах надзвичайних (аварійних) ситуацій в електроенергетичних та електромеханічних системах.  
 K22. Здатність комплексно аналізувати процеси генерації електричної енергії традиційними та відновлюваними джерелами, перетворення, розподілу та споживання електроенергії, з урахуванням засобів мікропроцесорного керування, в тому числі – електропостачання об'єктів водного господарства та технічних засобів природокористування.

**Програмні результати навчання**

ПР06. Застосовувати прикладне програмне забезпечення, мікроконтролери та мікропроцесорну техніку для вирішення практичних проблем у професійній діяльності.  
 ПР12. Розуміти основні принципи і завдання технічної та екологічної безпеки об'єктів електротехніки та електромеханіки, враховувати їх при прийнятті рішень.  
 ПР17. Розв'язувати складні спеціалізовані задачі з проектування і технічного обслуговування електромеханічних систем, електроустаткування електричних станцій, підстанцій, систем та мереж.

PR20. Застосовувати знання щодо нерозривності процесів генерації електроенергії традиційними та відновлюваними джерелами, перетворення, розподілу та споживання електроенергії під час побудови пристроїв та систем мікропроцесорного керування електроенергетичними об'єктами.

### Структура та зміст освітнього компонента

#### ЗМІСТОВИЙ МОДУЛЬ 1. ТИПОВІ ВУЗЛИ МІКРОПРОЦЕСОРНИХ ПРИСТРОІВ

Кількість годин:

	Денна форма	Заочна форма
Лекції	18	1
Лабораторні заняття	16	6
Самостійна робота	60	80

**Методи та технології навчання:** демонстрація, проблемно-пошуковий метод, навчальна дискусія, аналіз конкретних ситуацій, розв'язання винахідницьких завдань, проблемна лекція, візуалізація.

Тема												
Кількість годин, результати навчання, література			Зміст теми									
<b>Тема 1</b>												
<b>Терміни та визначення. Системи числення. Алгебра логіки. Представлення символічних даних</b>												
<table border="1"> <thead> <tr> <th>год.</th> <th>ден.</th> <th>заоч.</th> </tr> </thead> <tbody> <tr> <td>лек.</td> <td>2</td> <td>0</td> </tr> <tr> <td>лаб.</td> <td>2</td> <td>1</td> </tr> </tbody> </table>	год.	ден.	заоч.	лек.	2	0	лаб.	2	1	<p>Історія розвитку мікропроцесорних пристроїв. Основні терміни і визначення, що використовуються в мікропроцесорній техніці. Представлення даних. Десяткова, двійкова і шістнадцяткова системи числення. Логічні операції. Типові логічні елементи. Таблиці ASCII, UNICODE.</p> <p><b>Лабораторна робота №1.</b> Переведення чисел між системами числення. Виконання логічних операцій</p>		
год.	ден.	заоч.										
лек.	2	0										
лаб.	2	1										
<b>Тема 2</b>												
<b>Мікросхеми</b>												
<table border="1"> <thead> <tr> <th>год.</th> <th>ден.</th> <th>заоч.</th> </tr> </thead> <tbody> <tr> <td>лек.</td> <td>2</td> <td>0,5</td> </tr> <tr> <td>лаб.</td> <td>2</td> <td>1</td> </tr> </tbody> </table>	год.	ден.	заоч.	лек.	2	0,5	лаб.	2	1	<p>Загальне поняття про інтегральну мікросхему. Типи логіки. Класифікація мікросхем. Параметри мікросхем. Шифратори та дешифратори. Призначення та принцип дії мультиплексора. Принцип роботи тригера. Різновиди тригерів. Визначення регістра. Регістри, що спрацьовують по фронту, по рівню. Зсувні регістри.</p> <p><b>Лабораторна робота № 2.</b> Формування логічних схем</p>		
год.	ден.	заоч.										
лек.	2	0,5										
лаб.	2	1										
<b>Тема 3</b>												
<b>Запам'ятовуючі пристрої. Арифметико-логічний пристрій. Аналоговий компаратор. Аналого-цифрові та цифро-аналогові перетворювачі</b>												
<table border="1"> <thead> <tr> <th>год.</th> <th>ден.</th> <th>заоч.</th> </tr> </thead> <tbody> <tr> <td>лек.</td> <td>2</td> <td>0</td> </tr> <tr> <td>лаб.</td> <td>2</td> <td>1</td> </tr> </tbody> </table>	год.	ден.	заоч.	лек.	2	0	лаб.	2	1	<p>Класифікація та області застосування запам'ятовуючих пристроїв. Постійний та оперативний запам'ятовуючі пристрої. Організація та принцип дії АЛП. Класифікація АЛП. Операції в АЛП. Принцип дії аналогового компаратора. Основні параметри АЦП. Процедура аналого-цифрового перетворення. Принцип дії паралельних АЦП. АЦП послідовного підрахунку. Приклади застосування</p>		
год.	ден.	заоч.										
лек.	2	0										
лаб.	2	1										
<p>Результати навчання: PR06, PR12, PR17, PR20 Література: [1, 2]</p>												

АЦП. Класифікація ЦАП. Схема паралельного ЦАП з формуванням вагових струмів резистивними колами. Генерація сигналів з широтно-імпульсною модуляцією як спосіб реалізації цифро-аналогового перетворення. Послідовний ЦАП з широтно-імпульсною модуляцією. Застосування ЦАП.

**Лабораторна робота № 3.** Дослідження функціонування типових мікроелектронних пристроїв

#### Тема 4

### Архітектура мікропроцесорних систем. Мікроконтролери

год.	ден.	заоч.
лек.	2	0
лаб.	0	0

Результати навчання:  
 ПР06, ПР12, ПР17, ПР20  
 Література: [2, 4]

Структура типової мікропроцесорної системи. Шинна організація. Цикл виконання команди. Концепція віртуальної машини. Історія розвитку та область застосування мікроконтролерів. Структура типового мікроконтролера. Виробники мікроконтролерів. Сімейства мікроконтролерів AVR. Загальні відомості про плати Arduino. Програмування мікроконтролерів.

#### Тема 5

### Мови програмування мікроконтролерів

год.	ден.	заоч.
лек.	2	0,5
лаб.	2	1

Результати навчання:  
 ПР06, ПР12, ПР17, ПР20  
 Література: [2, 4]

Основи мови асемблера. Цикл трансляції, компонування та виконання програми. Структура програми на мові асемблера. Система команд мікроконтролерів AVR. Мова програмування C for Arduino.

**Лабораторна робота №4.** Керування дискретними об'єктами за допомогою мікроконтролера

#### Тема 6

### Архітектура та організація пам'яті мікроконтролерів AVR

год.	ден.	заоч.
лек.	2	0
лаб.	0	0

Результати навчання:  
 ПР06, ПР12, ПР17, ПР20  
 Література: [2, 4]

Структура ядра. Системна шина. FLASH-пам'ять програм. Оформлення та виклик підпрограми. Розміщення таблиці векторів переривань. Підпрограми оброблення переривань. Порядок оброблення переривання. Робота з макросами. Оперативна пам'ять RAM: складові, порядок читання та запису. Регістри загального призначення та регістри введення-виведення. Ініціалізація та робота зі стеком. EEPROM-пам'ять даних, читання та запис.

#### Тема 7

### Дискретні порти введення-виведення

год.	ден.	заоч.
лек.	2	0
лаб.	4	1

Результати навчання:  
 ПР06, ПР12, ПР17, ПР20  
 Література: [2-4]

Характеристика портів. Програмна модель порів введення-виведення. Команди для роботи з портами. Налаштування портів. Електричні параметри портів. Підключення типових пристроїв. Схеми узгодження сигналів. Приклади побудови типових каналів передачі дискретних сигналів.

**Лабораторна робота №5.** Опитування дискретних давачів

**Лабораторна робота №6.** Відображення текстової інформації на LCD дисплеї

#### Тема 8

### Периферія мікроконтролерів

год.	ден.	заоч.
лек.	2	0
лаб.	2	0,5

Тактування роботи мікроконтролера та скидання. Таймери / лічильники у складі мікроконтролерів. Реалізація цифро-аналогового перетворення. Вбудований аналоговий компаратор. Аналого-цифровий перетворювач у складі мікроконтролера.

Результати навчання: ПР06, ПР12, ПР17, ПР20 Література: [2–4]	<b>Лабораторна робота № 7.</b> Оброблення аналогових сигналів									
<b>Тема 9</b> <b>Обмін даними в мікропроцесорній системі</b>										
<table border="1"> <tr> <td>год.</td> <td>ден.</td> <td>заоч.</td> </tr> <tr> <td>лек.</td> <td>2</td> <td>0</td> </tr> <tr> <td>лаб.</td> <td>4</td> <td>0,5</td> </tr> </table> <p>Результати навчання: ПР06, ПР12, ПР17, ПР20 Література: [3–5]</p>	год.	ден.	заоч.	лек.	2	0	лаб.	4	0,5	<p>Послідовні інтерфейси. Універсальний асинхронний (синхронний / асинхронний) приймач-передавач UART (USART). Послідовний периферійний інтерфейс SPI. Послідовний двопровідний інтерфейс TWI (I2C).</p> <p><b>Лабораторна робота № 8.</b> Послідовна передача даних</p> <p><b>Лабораторна робота № 9.</b> Відображення графічної інформації на TFT дисплеї</p>
год.	ден.	заоч.								
лек.	2	0								
лаб.	4	0,5								

## ЗМІСТОВИЙ МОДУЛЬ 2. ВИМІРЮВАЛЬНІ ОРГАНИ ЦИФРОВОГО РЕЛЕЙНОГО ЗАХИСТУ

### Кількість годин:

	Денна форма	Заочна форма
Лекції	8	1
Лабораторні заняття	18	6
Самостійна робота	30	56

**Методи та технології навчання:** демонстрація, проблемно-пошуковий метод, навчальна дискусія, аналіз конкретних ситуацій, розв'язання винахідницьких завдань, проблемна лекція, візуалізація.

Тема											
Кількість годин, результати навчання, література	Зміст теми										
<b>Тема 10</b> <b>Функціонування вимірювальних органів цифрового релейного захисту</b>											
<table border="1"> <tr> <td>год.</td> <td>ден.</td> <td>заоч.</td> </tr> <tr> <td>лек.</td> <td>2</td> <td>0,5</td> </tr> <tr> <td>лаб.</td> <td>4</td> <td>1,5</td> </tr> </table> <p>Результати навчання: ПР06, ПР12, ПР17, ПР20 Література: [3, 6]</p>	год.	ден.	заоч.	лек.	2	0,5	лаб.	4	1,5	<p>Структура цифрових вимірювальних органів. Попереднє оброблення аналогових сигналів. Векторне відображення дискретизованих синусоїдних сигналів.</p> <p><b>Лабораторна робота № 10.</b> Розроблення мікропроцесорного пристрою визначення порядку чергування фаз електромережі</p>	
год.	ден.	заоч.									
лек.	2	0,5									
лаб.	4	1,5									
<b>Тема 11</b> <b>Алгоритми цифрового перетворення сигналів релейного захисту</b>											
<table border="1"> <tr> <td>год.</td> <td>ден.</td> <td>заоч.</td> </tr> <tr> <td>лек.</td> <td>2</td> <td>0,5</td> </tr> <tr> <td>лаб.</td> <td>6</td> <td>1,5</td> </tr> </table> <p>Результати навчання: ПР06, ПР12, ПР17, ПР20 Література: [3, 6]</p>	год.	ден.	заоч.	лек.	2	0,5	лаб.	6	1,5	<p>Обчислення середніх та діючих значень сигналів. Обчислення векторів на основі миттєвих значень величин та їх похідних. Алгоритм двох вибірок. Алгоритми на основі диференційного рівняння лінії. Алгоритми цифрового вимірювального органу на основі виділення складових ортогональних функцій.</p> <p><b>Лабораторна робота № 11.</b> Розроблення мікропроцесорного лічильника технічного обліку електроенергії</p> <p><b>Лабораторна робота № 12.</b> Розроблення мікропроцесорного струмового захисту силового приєднання з розпізнаванням аварійного режиму</p>	
год.	ден.	заоч.									
лек.	2	0,5									
лаб.	6	1,5									
<b>Тема 12</b>											



### Вимірювальні органи однієї електричної величини

год.	ден.	заоч.
лек.	2	0
лаб.	4	1,5

Результати навчання:  
ПР06, ПР12, ПР17, ПР20  
Література: [3, 6]

Цифрові вимірювальні органи струму та напруги. Цифрові вимірювальні органи напрямку потужності. Характеристики спрацювання органів напрямку потужності. Органи з використанням ортогональних складових векторів. Безпосереднє використання вибірок миттєвих значень. Вибір вимірюваних величин в цифрових вимірювальних органах напрямку потужності. Цифрові вимірювальні органи симетричних складових.

**Лабораторна робота № 13.** Розроблення мікропроцесорного пристрою вимірювання часу спрацювання вакуумного вимикача

### Тема 13

#### Цифрові дистанційні органи релейного захисту

год.	ден.	заоч.
лек.	2	0
лаб.	4	1,5

Результати навчання:  
ПР06, ПР12, ПР17, ПР20  
Література: [3, 6]

Вхідні величини та характеристики спрацювання дистанційних органів. Пофазні та трифазні дистанційні органи. Цифрові дистанційні органи на основі порівняння абсолютних значень електричних величин. Дистанційні органи на основі порівняння двох електричних величин. Цифрові дистанційні органи з полігональними та комбінованими характеристиками на основі порівняння електричних величин. Цифрові дистанційні органи на основі безпосереднього обчислення імпедансу.

**Лабораторна робота № 14.** Розроблення мікропроцесорного реле мінімального опору

### Форми та методи навчання

Форми занять: лекція, лабораторна робота, самостійна робота. Методи навчання: демонстрація (демонструються мікросхеми, їх архітектура, мікропроцесори, мікроконтролери, програматори тощо), навчальна дискусія. Технології викладання: аналіз проблемних питань, обговорення, презентації.

### Інструменти, обладнання, програмне забезпечення

Лекції читаються з використанням мультимедійного проектора для демонстрації мікросхем, їх архітектури, мікропроцесорів, мікроконтролерів, мікропроцесорних схем релейного захисту та обліку електроенергії тощо. Під час лекцій демонструються натурні зразки обладнання (мікросхеми, мікропроцесорні плати, мікроконтролери, програматори тощо), проводиться дискусійне обговорення проблемних питань. Лабораторні роботи виконуються з використанням мікроконтролерних плат Arduino UNO, Arduino Mega, стенда з виконавчими механізмами та органами керування, мультиметра, джерела постійної напруги, дисплеїв різних типів, комп'ютера, програмного забезпечення (Proteus, Microchip Studio, Arduino IDE, SinaProg), експериментального стенду для визначення порядку чергування фаз (оснащений платою Arduino UNO та давачем напруги типу ZMPT101B), експериментального стенду для вимірювання власного часу спрацювання силового вакуумного вимикача (оснащений платою Arduino Mega та графічним кольоровим дисплеєм).



## Порядок оцінювання програмних результатів навчання/ результатів навчання

Форми оцінювання відбуваються у вигляді:

- оцінювання роботи під час лекційних занять;
- оцінювання роботи під час виконання лабораторних робіт;
- оцінювання захиту звітів з лабораторних робіт;
- модульних та підсумкового контролів в системі Moodle.

Положення про семестровий поточний та підсумковий контроль навчальних досягнень здобувачів вищої освіти <http://ep3.nuwm.edu.ua/15311/> . Для визначення рівня засвоєння здобувачами освіти матеріалу використовуються такі методи оцінювання знань: оцінювання за виконання лабораторних робіт; опитування при захисті лабораторних; оцінки за модульні контрольні роботи; підсумковий контроль знань. Усі форми контролю включено до 100-бальної шкали оцінювання:

Вид заняття	Бали
<b>1. Поточна складова оцінювання</b>	
1.1 Робота під час лекцій ( 13 пар * 0,5 бали)	6,5
1.2 Робота під час лаб. занять ( 17 пар * 0,5 бали)	8,5
1.3 Захисти звітів з лабораторних робіт (14 звітів * 3,2 бали)	45
<b>Всього поточна складова оцінювання</b>	<b>60</b>
<b>2. Підсумкова складова оцінювання</b>	
2.1. Модульний контроль №1	20
2.2. Модульний контроль №2	20
<b>Всього підсумкова складова оцінювання</b>	<b>40</b>
<b>Разом</b>	<b>100</b>

Модульні контролі (МК1, МК2) проводяться шляхом тестування в системі Moodle. Час виконання білету становить 30 хв. Білет тестового завдання має завдання трьох рівнів складності, які оцінюються наступним чином:

Рівень складності	Кількість завдань в білеті	Оцінка завдань (бали)	
		за одне	загальна
1	20	0,6	12
2	9	0,75	6,75
3	1	1,25	1,25
	30		20

Підсумовий контроль проводиться шляхом тестування в системі Moodle. Час виконання білету становить 80 хв. Білет тестового завдання має завдання трьох рівнів складності, які оцінюються наступним чином:

Рівень складності	Кількість завдань в білеті	Оцінка завдань (бали)	
		за одне	загальна
1	30	0,9	27
2	9	1	9
3	1	4	4
	40		40

### Рекомендована література (основна, допоміжна)

Основна література:

1. Колонтаєвський Ю.П., Сосков А.Г. Електроніка та мікросхемотехніка: Підручник 2-е вид. К.: Каравела, 2009. 416 с.
2. Жуйков В.Я., Терещенко Т.О., Ямненко Ю.С., Заграничний А.В. Мікропроцесорна техніка: підручник. НТУУ «КПІ»; ред. О.В. Борисов. Київ: НТУУ «КПІ», 2016. 440 с.
3. Електроніка і мікропроцесорна техніка / Сенько В.І. та ін. К.: «Агроосвіта», 2015. 676 с.
4. Сучасні мікроконтролери в електронній та інформаційно-вимірювальній техніці: навч. посіб. / Вовна О.В. та ін. Покровськ: ДВНЗ «ДонНТУ», 2020. 311 с.
5. Промислові мережі та інтеграційні технології в автоматизованих системах: Навч. посібник / Пупена О.М. та ін. К.: Вид-во «Ліра-К», 2011. 552 с.
6. Яндульський О.С., Дмитренко О.О. Релейний захист. Цифрові пристрої релейного захисту, автоматики та управління електроенергетичних систем: навч. посіб. К.: НТУУ «КПІ», 2016. 102 с.

Допоміжна література:

7. Thorpe E. Arduino: Advanced Methods and Strategies of Using Arduino. Independently Published, 2020. 224 p.
8. Geddes M. Arduino Project Handbook. 25 Practical Projects to Get You Started. San Francisco: 2016. 275 p.
9. Кідиба В.П. Релейний захист електроенергетичних систем: Підручник. Львів: Видавництво Національного університету "Львівська політехніка", 2013. 533 с.

### **Інформаційні ресурси в Інтернет**

1. Документація на плати Arduino, система команд, навчальні матеріали. Режим доступу: <http://arduino.ua/>
2. Документація на 8- та 32-х розрядні мікроконтролери PIC та AVR. Режим доступу: <https://www.microchip.com/>
3. Навчальні матеріали та відеокурси з використання програми Proteus. Режим доступу: <https://www.labcenter.com/>

### **Поєднання навчання та досліджень**

У процесі навчання здобувачі вищої освіти залучаються до реалізації наукових досліджень, зокрема за темою "Розробка та дослідження автоматичних та електротехнічних елементів і систем", яка зареєстрована в Українському інституті науково-технічної експертизи та інформації (державний реєстраційний номер 0116U000281). Передбачено можливість участі студентів у роботі наукових конференцій та публікації статей за результатами досліджень. Студенти залучаються до створення мікропроцесорних пристроїв та стендів в ауд. 508, 509, 514.

### **ПОЛІТИКИ ВИКЛАДАННЯ ТА НАВЧАННЯ**

#### **Перелік соціальних, «м'яких» навичок (soft skills)**

Освітня компонента спрямована на розвиток таких «м'яких» навичок: аналітичні навички, взаємодія з людьми, гнучкість розуму, комплексне рішення проблем, саморозвиток, здатність до навчання, пошук виходу зі складних ситуацій, оцінювання ризиків та

приймання рішень, працелюбність, креативність, навички письмового та усного спілкування, комунікаційні якості.

### **Дедлайни та перескладання**

Ліквідація академічної заборгованості та реалізація повторного вивчення дисципліни здійснюються згідно з «[Порядком ліквідації академічних заборгованостей у НУВГП](#)». Процедура перездачі модулів здійснюється згідно з: <https://nuwm.edu.ua/strukturni-pidrozdili/navch-nauk-tsentr-nezalezhnoho-otsiniuvannia-znan>  
Оголошення стосовно дедлайнів здачі частин навчальної дисципліни публікуються на сторінці даної дисципліни на платформі MOODLE.

### **Неформальна та інформальна освіта**

Відповідно до [Положення](#) студенти мають право на визнання (перезарахування) результатів навчання, які здобуті шляхом неформального та інформального навчання.

Зокрема, студенти можуть самостійно проходити онлайн-курси на таких навчальних платформах, як Prometheus, Coursera, edEx, edEra, FutureLearn та інших, для наступного перезарахування результатів навчання.

При цьому важливо, щоб знання та навички, що формуються під час проходження певного онлайн-курсу чи його частин, мали зв'язок з програмними результатами даної дисципліни зазначеними вище, та перевірялись в підсумковому оцінюванні.

### **Правила академічної доброчесності**

При виконанні розрахунково-практичних завдань, написанні індивідуальних робіт або есе студенти повинні дотримуватися академічної доброчесності. Документи з академічної доброчесності викладені на сайті університету <http://nuwm.edu.ua/sp/akademichna-dobrochesnistj>. Студент зобов'язаний дотримуватися [Кодексу честі студентів НУВГП](#), який встановлює загальні моральні принципи та правила етичної поведінки осіб, які навчаються в університеті, та якими вони мають керуватися у своїй діяльності. Письмові роботи перевіряються на наявність плагіату і допускаються до захисту із коректними текстовими запозиченнями встановленими [Положенням про виявлення та запобігання академічного плагіату в НУВГП](#). Принципи доброчесності у НУВГП та відповідність показникам забезпечення якості вищої освіти регламентовано Національним агентством із забезпечення якості вищої освіти та положеннями відділу якості освіти НУВГП. Сайт Національного агентства із забезпечення якості вищої освіти: <https://naqa.gov.ua/>. Відділ якості освіти НУВГП: <https://nuwm.edu.ua/strukturni-pidrozdili/vyo>

### **Вимоги до відвідування**

Відвідування занять здобувачем вищої освіти є обов'язковим. За об'єктивних причин проведення занять, консультування може проводитися у змішаному форматі із застосуванням інтернет інструментів (GoogleMeet, Moodle). Здобувачі можуть на заняттях використовувати мобільні телефони та ноутбуки, але виключно в навчальних цілях з даної дисципліни.

Автор  
Професор

Святослав ВАСИЛЕЦЬ

Затверджено

{{JS:[oSigner.sFIO\_Referent]' ? "  
[OSIGNER.SFIO\_REFERENT]  
":[oSigner.sNameFamilyUpcase]}}



документ підписаний КЕП  
Номер документа СИЛ №339 від [sDateTime\_SignWriteAgree\_Last]  
Підписувач СОРОКА ВАЛЕРІЙ СТЕПАНОВИЧ  
Підписувач (дані КЕП): [oSignECP.sSigner\_Sert]  
Сертифікат 58E2D9E7F900307B04000000807E2D0054327D00